



# EURASIP Seminar “Hardware Design of DSP Systems”



CEU  
Universidad  
San Pablo

5 May 2010  
Escuela Politécnica Superior  
Universidad San Pablo – CEU  
Boadilla del Monte  
Madrid-Spain

## *Programa:*

- 10:30-12:15 **“Diseño DSP con FPGAs”** – *Design of DSP Systems using FPGAs*  
Gabriel Cutillas  
Silica AVNET
- 12:30-13:15 **“Diseño de un receptor MIMO para comunicaciones 4G”**  
– *Design of MIMO receiver for 4G communication systems*  
Ángel Fernández  
Universidad Politécnica de Madrid
- 13:15-14:00 **“Diseño de sistemas VLSI para telecomunicaciones”**  
– *VLSI Design of telecommunication systems*  
Fernando Barbero  
SIDSA

*Seminar sponsored by:*

European Association for Signal Processing – [www.urasip.org](http://www.urasip.org)

Universidad de San Pablo CEU – [www.uspceu.es](http://www.uspceu.es) – [www.eps.uspceu.es](http://www.eps.uspceu.es)

## REGISTRATION:

[gabriel.caffarenafernandez@ceu.es](mailto:gabriel.caffarenafernandez@ceu.es)

